

# Subbus

## LIN

Eigenschaft / Bussystem	Local Interconnect Network
Applikation: Automobil?	Comfort electronics (Seat, Mirrors, Instrumentation)
Applikation: Home?	
Applikation: Industrie?	
Standard?	LIN Specification Rev. 1.2
Website für Standard	<a href="http://www.lin-subbus.org/">http://www.lin-subbus.org/</a>
Wer steht dahinter? (Organisation)	LIN Sub-Bus-Konsortium
Medium (phys. Layer)	Single wire 12 (14) V
Encoding	Single Master, Multiple Slave
Synchron, Asynchron?	NRZ 8N1 (UART)
Media Access, Arbitration, multi Master fähig?	Asynchron
Priorisierung von Transfers möglich?	?
Echtzeitfähig: Zeit für MS-Datentransfer (Read / Write)	Nein
Overhead pro Datenpaket (Bit)	14 Bit Sync Break + 8 Bit Header + 6 Bit Identifier
Datenblocklängen (von ... bis)	2 ... 8 Byte
Genauigkeit clock Übereinstimmung	?
Clock synchronisation	Selbstsynchronisation des Slaves ohne Quarz
Error detection / correction	8-Bit Checksumme
Sicherheit / Redundanz	
Bitrate (von...bis)	1.4 kb/s, 9.6 kb/s, und 19.2kb/s
Buslänge (von...bis)	
Anzahl Nodes Identifier	2 ... 10 Knoten
Anzahl Nodes Physikalisch	≤ 12 Knoten
Hardware verfügbar?	LIN Transceiver und Controller
EMV-Aspekte	
Wake-Up?	unterstützt
Lizenzgebühr	Nein
Bewertung: Kosten für Master / Slave	50Cent Transceiver, 0.5 – 2 € Controller
Bewertung: Zukunftsaussichten (Anwendungsgebiet)	Wird voraussichtlich <b>der</b> Low End Class A Automotive Bus